

# MEMORIA SIMPLE DE UN BIT

## Ejercicio Resuelto



Para la memoria simple de un bit mostrada en la figura 1, obtenga la señal digital de salida Q suministrada por el circuito, cuando se le aplican a sus entradas S y R las señales de entrada mostradas en la figura 2.

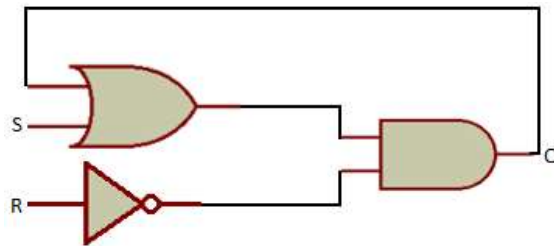


Figura 1

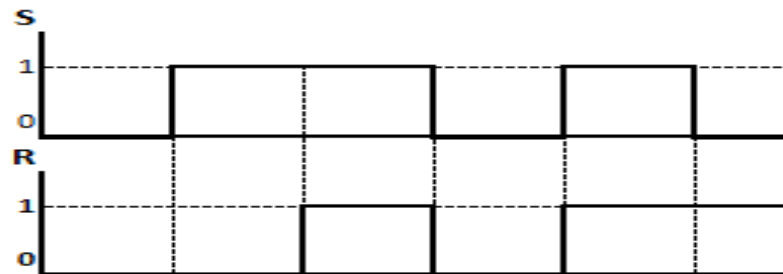
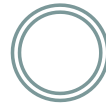


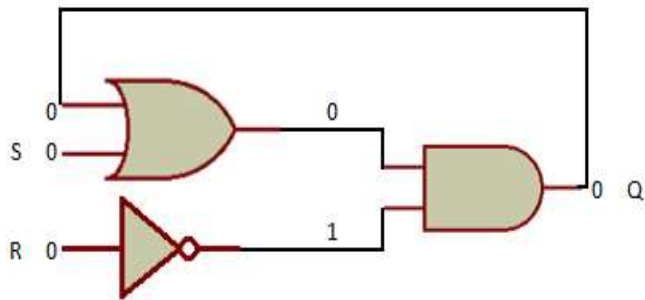
Figura 2

# MEMORIA SIMPLE DE UN BIT

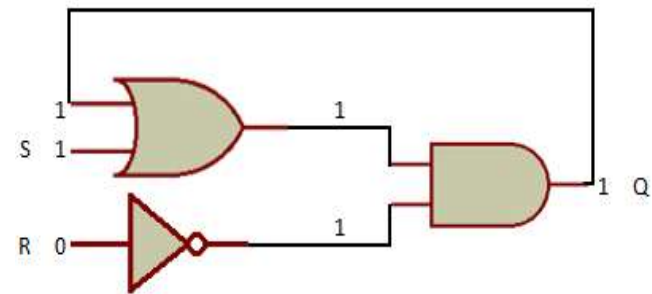
## Ejercicio Resuelto



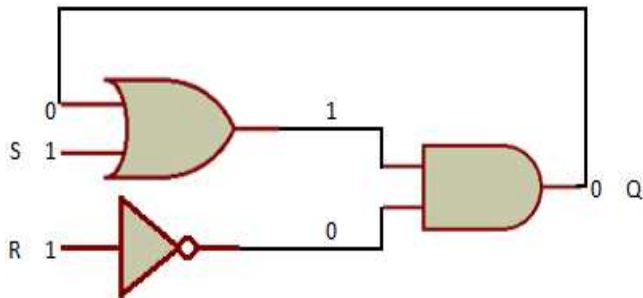
Instante  $t_0$



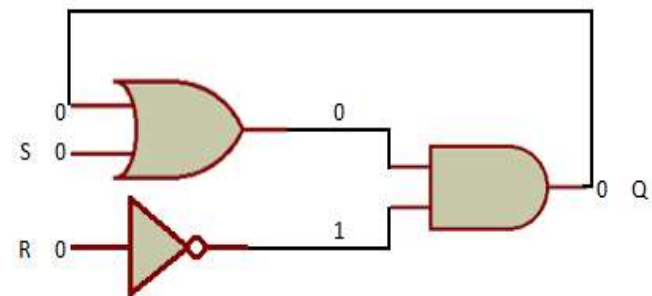
Instante  $t_1$



Instante  $t_2$



Instante  $t_3$

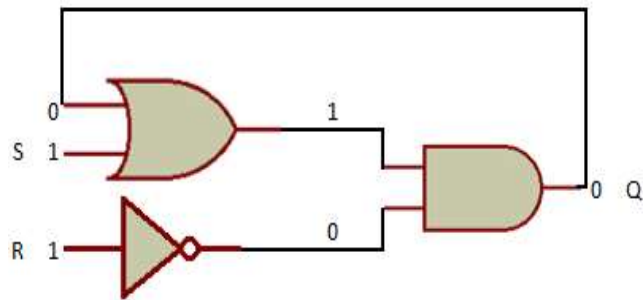


# MEMORIA SIMPLE DE UN BIT

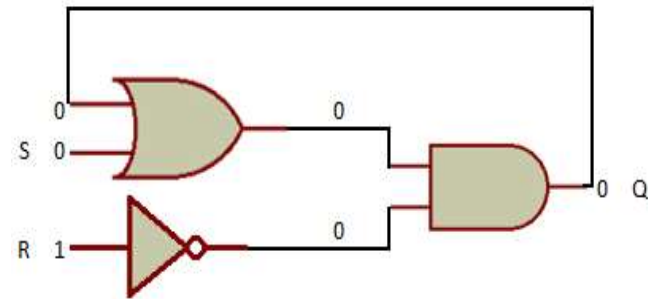
## Ejercicio Resuelto



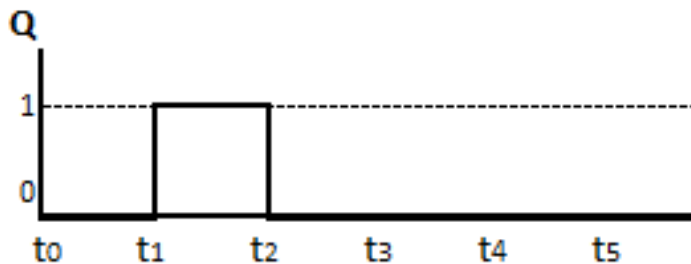
Instante  $t_4$



Instante  $t_5$



Señal Digital de Salida



# MEMORIA SIMPLE DE UN BIT

## Ejercicio Propuesto



Para la memoria simple de un bit mostrada en la figura 1, obtenga la señal digital de salida Q suministrada por el circuito, cuando se le aplican a sus entradas S y R las señales de entrada mostradas en la figura 2.

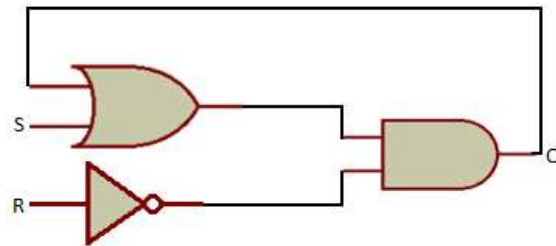


Figura 1

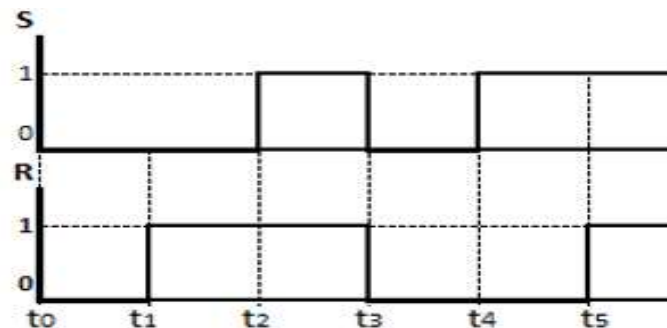


Figura 2